

EINLADUNG

zum Kickoff-Event

ENIAC Austria Plattform

Dienstag, 24.02.2009

Metahof

Development Center Graz
Infineon Technologies Austria AG
Babenbergerstraße 10
A-8020 Graz



www.eniac-austria.net

ENIAC und AENEAS

Die Technologieplattform ENIAC (European Nanoelectronics Initiative Advisory Council) hat unter der Führerschaft der Industrie, die in der Vereinigung AENEAS zusammengeschlossen ist, unter Einbindung der Forschungseinrichtungen eine Strategische Forschungsagenda (SRA) erstellt und wird diese laufend aktualisieren. Diese SRA soll im Bereich Mikro-/Nanoelektronik eine gemeinsame Europäische Vision bzw. "Roadmap" für die F&E Aktivitäten Europas definieren. Die Umsetzung der SRA in Forschungsprogramme geschieht über die Rahmenprogramme der EU, EUREKA und im Besonderen das „Joint Undertaking ENIAC“. Dieses Joint Undertaking (JU) wird, ausgestattet mit einem eigenen Forschungsbudget, marktnähere Teile der Strategischen Forschungsagenda fördern. Sitz des JUs ist Brüssel.

Das ENIAC-JU stellt eine deutliche Weiterentwicklung der Finanzierungsmodelle für Forschungsprogramme mit Europäischer Dimension dar, kombiniert es doch Forschungsmittel der Europäischen Kommission, der nationalen Förderinstitutionen der Mitgliedsstaaten und der Industrie. Bis zu 3 Mrd.€ sollen nach diesem Modell in den nächsten 10 Jahren für F&E-Projekte der Mikro- und Nanoelektronik eingesetzt werden. Die erste Ausschreibungsrunde ist vor kurzem zu Ende gegangen, die ausgewählten Projekte beginnen derzeit ihre Arbeit.

Die ENIAC-Austria Plattform

Die Plattform „ENIAC-Austria“ hat es sich zum Ziel gesetzt, die Beteiligung österreichischer Unternehmen und Forschungseinrichtungen bei der Technologieplattform ENIAC zu erhöhen. Neben der Netzwerkbildung soll die strategische Fokussierung und Positionierung aller österreichischen Akteure auf dem Gebiet Mikro- und Nanoelektronik unterstützt und mit F&E-Förderprogrammen gestärkt werden. Zur Steuerung dieser Plattform und laufenden Anpassung an die Interessen von Industrie und Forschung wurde ein 12-köpfiges Advisory Board ins Leben gerufen, das gemeinsam mit dem Chairman für Österreich interessante Themen diskutieren und fördern und die (Weiter-)Entwicklung dieser Plattform gestalten wird.

Kick-Off Event

Hochrangige Vertreter der Europäischen Kommission, sowie Vertreter der Industrieplattform AENEAS werden die Rahmenbedingungen für Europäische F&E im Bereich Mikro- und Nanoelektronik durch das Joint Undertaking ENIAC vorstellen. Die darauf abgestimmte österreichische Forschungsstrategie, samt nationalen Förderprogrammen sowie eine Studie zu den F&E-Charakteristika der Mikroelektronikindustrie bilden die passende Ergänzung. Natürlich erfahren Sie Details zur Initiative der ENIAC-Austria Plattform und haben die Möglichkeit, sich mit anderen Akteuren der Branche auszutauschen. Ein Cocktail-Empfang mit optionaler Besichtigung der Infineon-Labors in Graz rundet die Veranstaltung ab.

Die Veranstaltungssprache ist englisch.

Begrenzte Teilnehmerzahl, um Anmeldung wird gebeten:

E-Mail: engel@feei.at
Tel: +43 1 588 39 41
FAX: +43 1 586 69 71

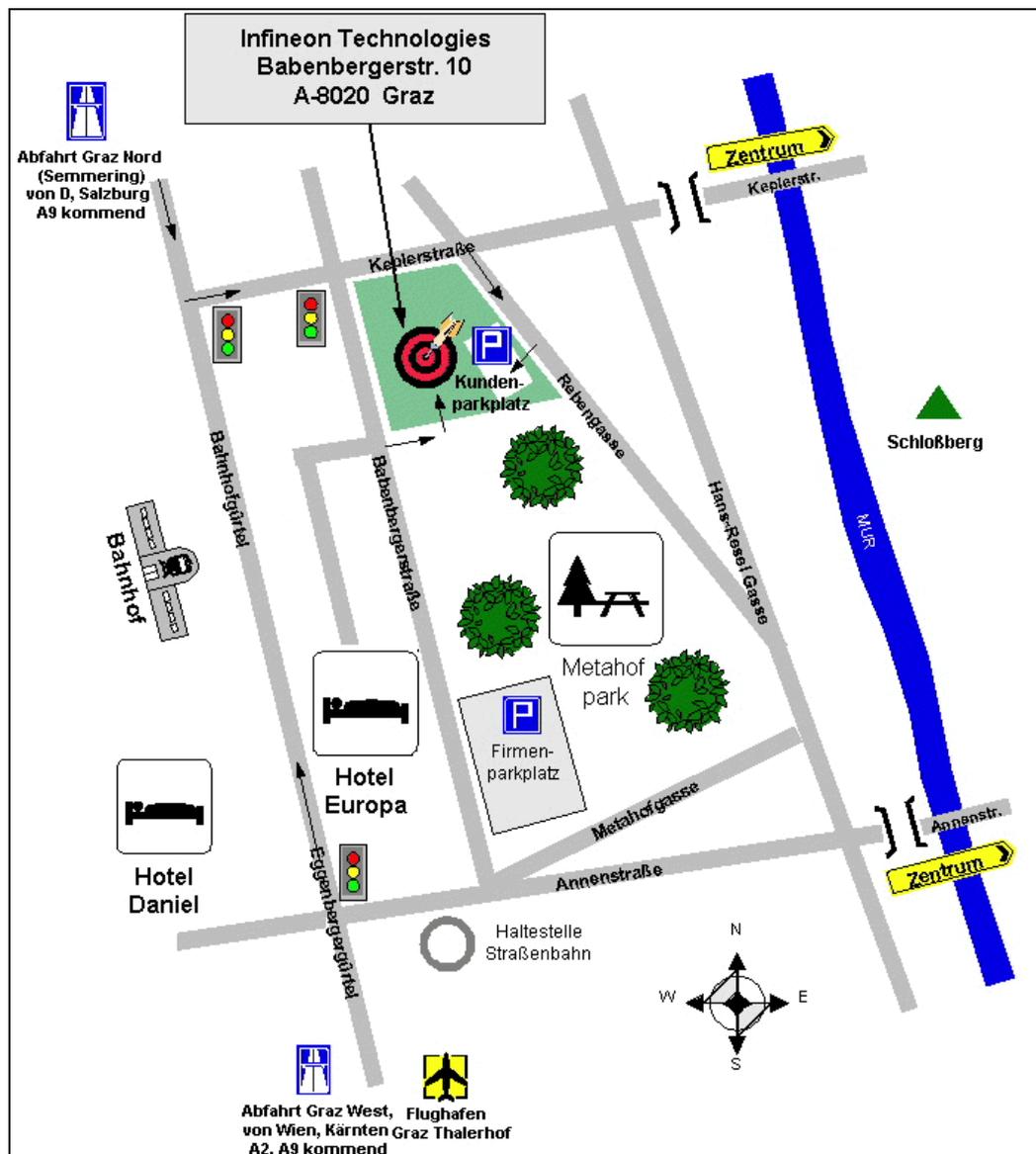
Webseite: www.eniac-austria.net (in Kürze online)

Agenda

- 09:30 **Registration**
- 10:00 **Welcome**
Stefan Rohringer, Infineon Design Center Graz
- 10:10 **ENIAC in Austria – Context Setting Remarks**
Michael Wiesmüller, BMVIT
- 10:30 **Challenges for the European ICT Industry**
Message from the AENEAS Industry Group
Livio Baldi, Numonix & AENEAS
- 11:30 **Coffee Break**
- 12:00 **Austrian ICT Research Strategy**
Reinhard Petschacher, Infineon Technologies & The Austrian Council for
Research and Technology Development
- 12:45 **Lunch Break**
- 14:15 **ENIAC JTI – Overview and results of 1st Call**
Dirk Beernaert, ENIAC, Interim Executive Director
- 15:00 **The ENIAC-Austria Platform – Introduction**
Wolfgang Pribyl, Chairman of the ENIAC-Austria Platform & TU Graz
- 15:20 **Coffee Break**
- 15:45 **ENIAC and Related National Funding Programs**
Georg Niklfeld, Austrian Research Promotion Agency (FFG)
- 16:00 **Footprint of R&D Investments in the Microelectronics Industry**
Ramón Romero Pérez, A.T. Kearney
- 16:45 **Cocktail Reception**
Optional Guided Tour to the Infineon Development Center
- Moderation: Klaus Bernhardt, Association of the Austrian Electrical and Electronics
Industries FEEI



Anfahrtsplan



Mit freundlicher Unterstützung von



Never stop thinking